

# HSMC規格Altera FPGA開発キット

多種データポートにより即座に検証環境構築可能。

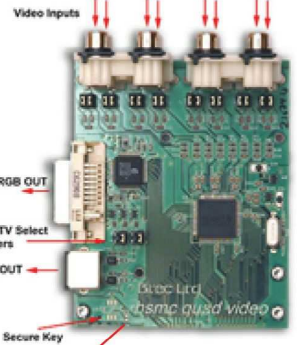
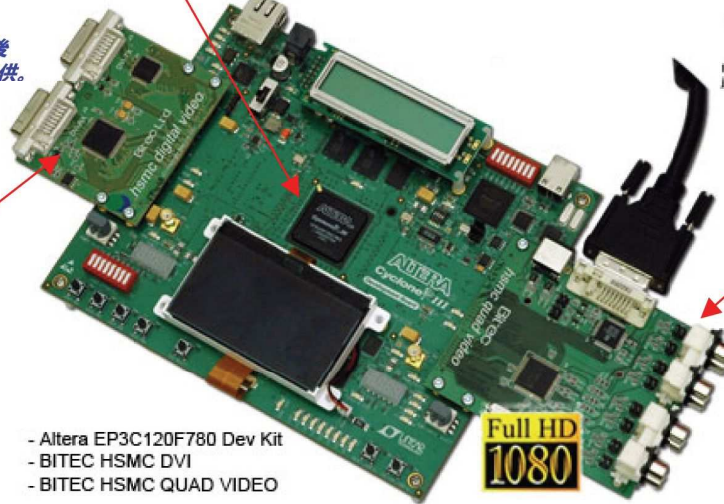


## Cyclone IIIビデオ開発キット

Cyclone IIIはビデオプロセッシングの理想的なプラットフォームです。多くのマルチプライヤ、低消費電力、M9Kメモリブロックが使用できます。

- コストパフォーマンスに優れた低価格キット
- 2つのHSMCコネクタ搭載。
- デジタル及びアナログなどのHD解像度までのビデオインタフェースを搭載。
- 多種リファレンスデザインが無償。ユーザにはAltera VIP Suiteベースで今後リリース予定のデザインを無償でご提供。

# Cyclone III



- Altera EP3C120F780 Dev Kit
- BITEC HSMC DVI
- BITEC HSMC QUAD VIDEO

- 同梱品
- ・Cyclone III EP3C120F780 開発キット
- ・1x Bitec quad videoデータボード
- ・1x Bitec HSMC DVIデータボード
- ・多種IPコア及びリファレンスデザイン付CDROM
- ・DVIケーブル

- Altera EP3C120F780開発ボード
- Bitec HSMC Quad Videoデータボード
- ・8 compositeもしくは4 s-video入力
- ・1 HD (1080p) DVI出力ポートもしくは
- ・1 TV (PAL/NTSC) 1024x768までの解像度出力及びcompositeサポート
- ・s-videoもしくはSCART (RGB)出力
- Bitec HSMC DVIデータボード
- ・1 HD (1080p) DVI出力ポート (外部アダプタ付HDMI)
- ・1 HD (1080p) DVI入力ポート (外部アダプタ付HDMI)
- Altera Video and Image Processing (VIP) Suite への直接インタフェース
- ビデオリファレンスデザイン

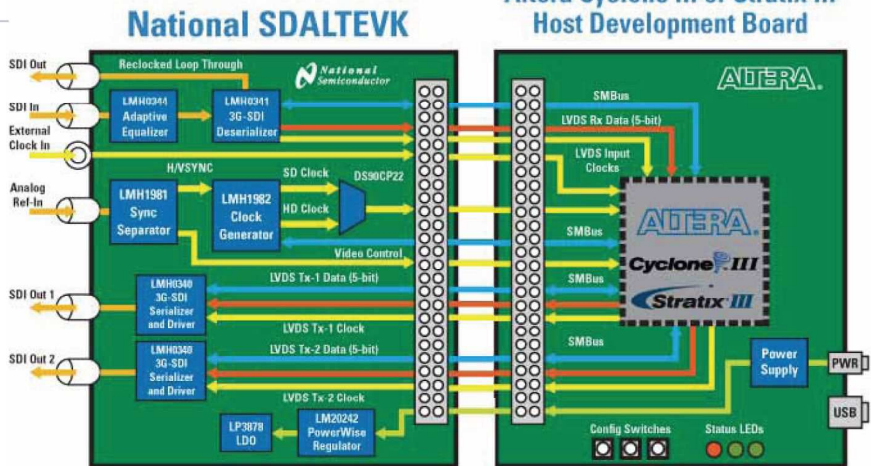
- リファレンスデザインの一例
- ・Altera DSPビデオプロセッシング
- ・DVI 1080Pループスルー (Beta) : 1080P@50でのDDR2 SDRAMループスルー
- ・Quad Video Mosaic: 4コンポジットビデオ入力、DVI出力上でモザイクを表示
- ・Optrex Display Driver : VDK Optrex LCD Screenをドライブ
- ・1080P カラースペース変換 (Beta)
- ・1080P PiP (Beta)
- ・1080P 4x PiP v8.1 Quartus II version 8.1用
- ・1080P H.264 encoder

## Cyclone III SDALTEVK



National 3G SDIデータボードを搭載したCyclone III 評価ボードです。

- National Semiconductor's HSMC SDIビデオ・クロックデータボード (SDALTEVK)
- ・SD, HD及び3G-SDI (SMPTE 259M-C, 292M, 424M)
- ・LMH0344 Triple-rate SDI Adaptive Cable Equalizer



- ・LMH0340 Triple-rate SDI Serializer with integrated cable driver
- ・LMH0341 Triple-rate SDI deserializer with reclocked loop through
- ・LMH1981 Multi-Format Video Sync Separator
- ・LMH1982 Multi-Rate Video Clock Generator

- ・DS90CP22 2x2 LVDS Crosspoint Switch
- ・LP3878 Adjustable Low Noise LDO
- ・LM20242 PowerWise Buck Regulator
- ・Interfaces directly to the Altera Video and Image Processing (VIP) Suite
- ・Collection of video reference designs

本カタログの内容はお断り無く変更致します。