

Cyclone III FPGA評価ボード

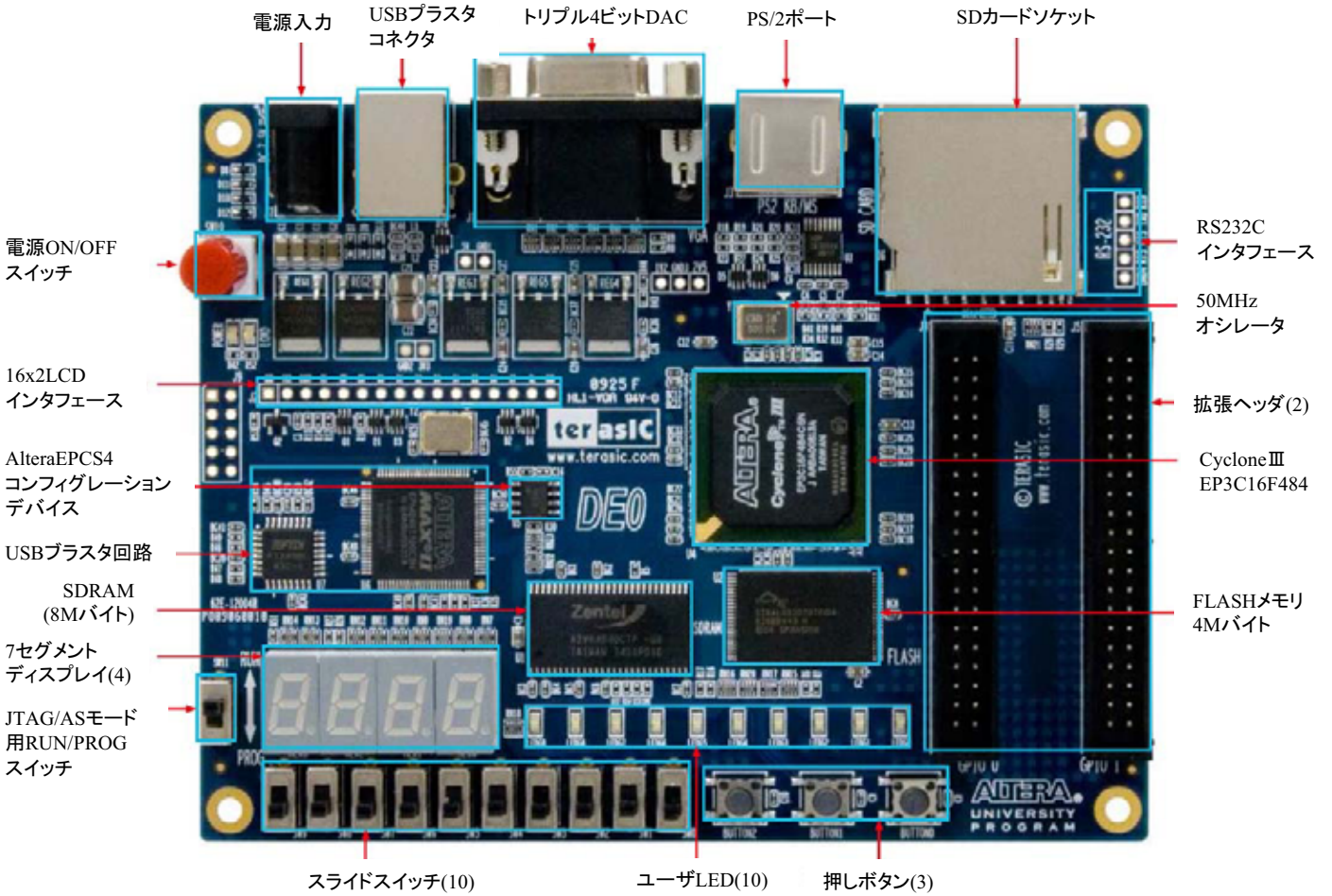
低価格

terasic Terasic Technologies

DEO Cyclone III評価ボードは、主要な部品を搭載しながらコンパクトなサイズで設計されており、デジタルロジックやコンピュータ分野向けなどにおいて容易に評価をおこなえます。

- アルテラCyclone III EP3C16F484及びコンフィグレーションデバイスEPCS4、USBプラスタ回路チップ搭載！
- SDRAM 8Mバイト、FLASH 4Mバイトメモリ、SDカードスロット標準搭載。
- 標準添付ソフトウェアにより、各種セットアップが容易。
- 各種デモ用リファレンスデザイン標準搭載。Cyclone IIIの評価に最適。しかも超低価格。

主な搭載部品概要



ブロック図

