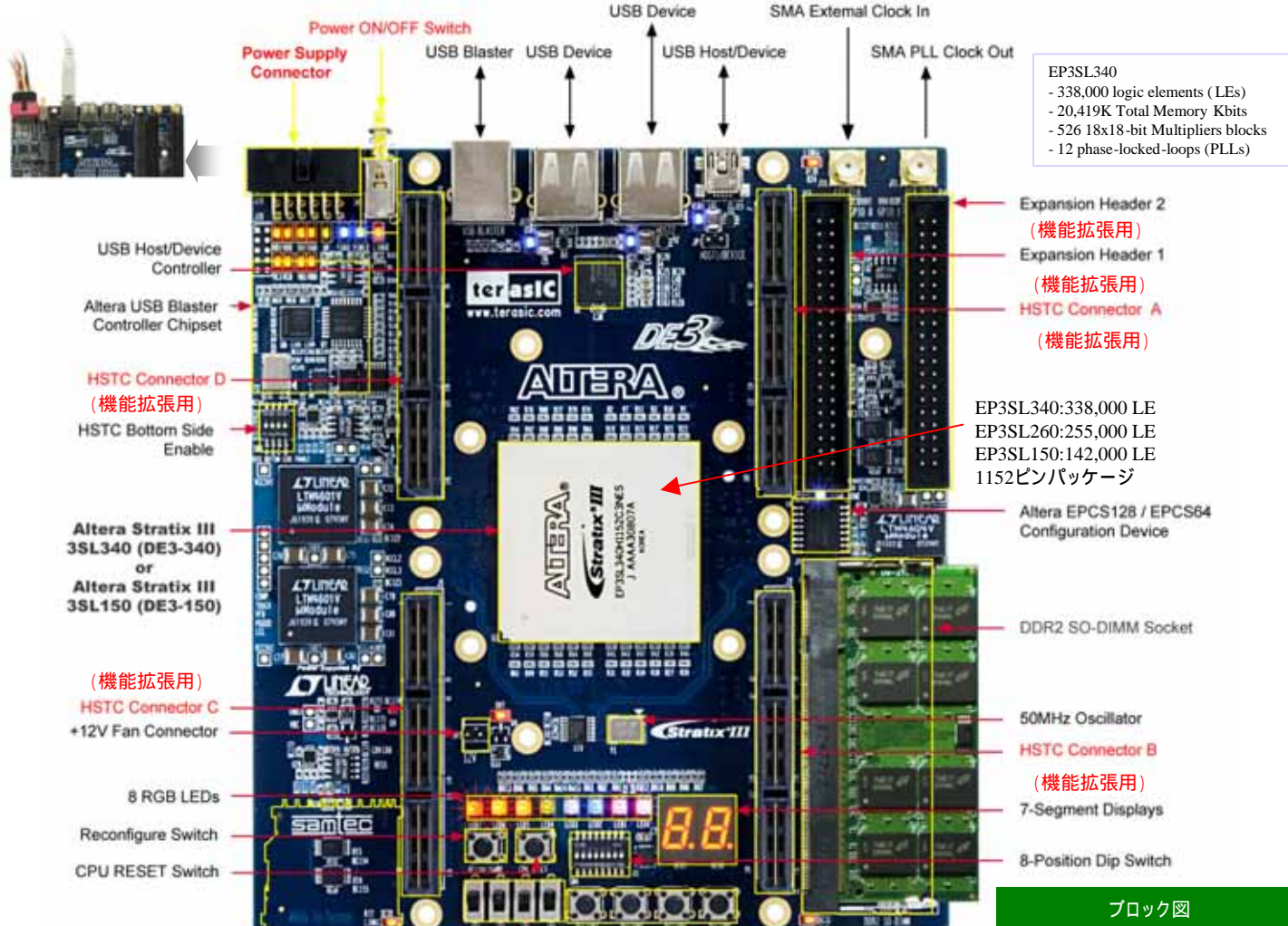


アルテラFPGAで最大規模かつ超高速のStratix IIIを搭載。
 DE3-340 (Stratix III 3SL340)、DE3-260 (Stratix III 3SL260)およびDE3-150 (Stratix III 3SL150)の3種類があり、デザイン規模、ご予算、プロジェクト内容によりお選びいただけます。また、混在で複数枚スタック可能ですので陳腐化せず有効使用できます。
 DE3専用及びAltera/パートナー各社データボード互換性により、インタフェース、メモリなど追加が容易。標準添付ソフトウェアにより、ピンアサインやデータボード設定、コネクタ電圧など各種セットアップが容易。単なるボードの域を超えたモジュールベースASICプロトタイピングシステム

主な搭載部品概要



ブロック図

ボードコンフィグレーション方法
 ・プログラミングおよびユーザAPI制御用内蔵USB Blaster回路
 ・Altera シリアルコンフィグレーションデバイスEPCS128

機能

- 搭載FPGA: Altera Stratix® III FPGA (3SL340/260/150)1152ピンパッケージ
 FPGAコンフィグレーションインタフェース
 ・プログラミング及びユーザAPIコントロール用内蔵USB Blaster 回路
 ・Alteraシリアルコンフィグレーションデバイス EPCS128/EPCS64
 拡張インタフェース
 ・8 HSTCコネクタ: 2セット×40ピン拡張
 メモリインタフェース
 ・DDR2 SO-DIMMソケット (最大4GB対応)
 ・SDメモ리카ードソケット
 ユーザI/Oインタフェース
 ・4×プッシュボタンスイッチ
 ・4×スライドスイッチ
- 3G SDIと1080P DVI/HDMI環境
- 1080p@60Hz DVI / HDMI Signal
- SDI signal: 3G-SDI, HD-SDI, SD-SDI
- 4 Slide Switches 4 Push-Button Switch
- 1 × 8ポジションDIPスイッチ
 - 2 × 7セグメントディスプレイ
 - 8 × RGB LED
 - クロック
 - 1 × 50MHz オンボードオシレータ
 - 2 × SMA同軸コネクタ: 外部クロック入力及びPLLクロック出力用
 - 他インタフェース
 - 1 × USB Host/Slave コントローラ(1 × 3ポート USB Host/デバイスコントローラ)
 - 1 × 温度センサチップ: FPGA温度計測用

