

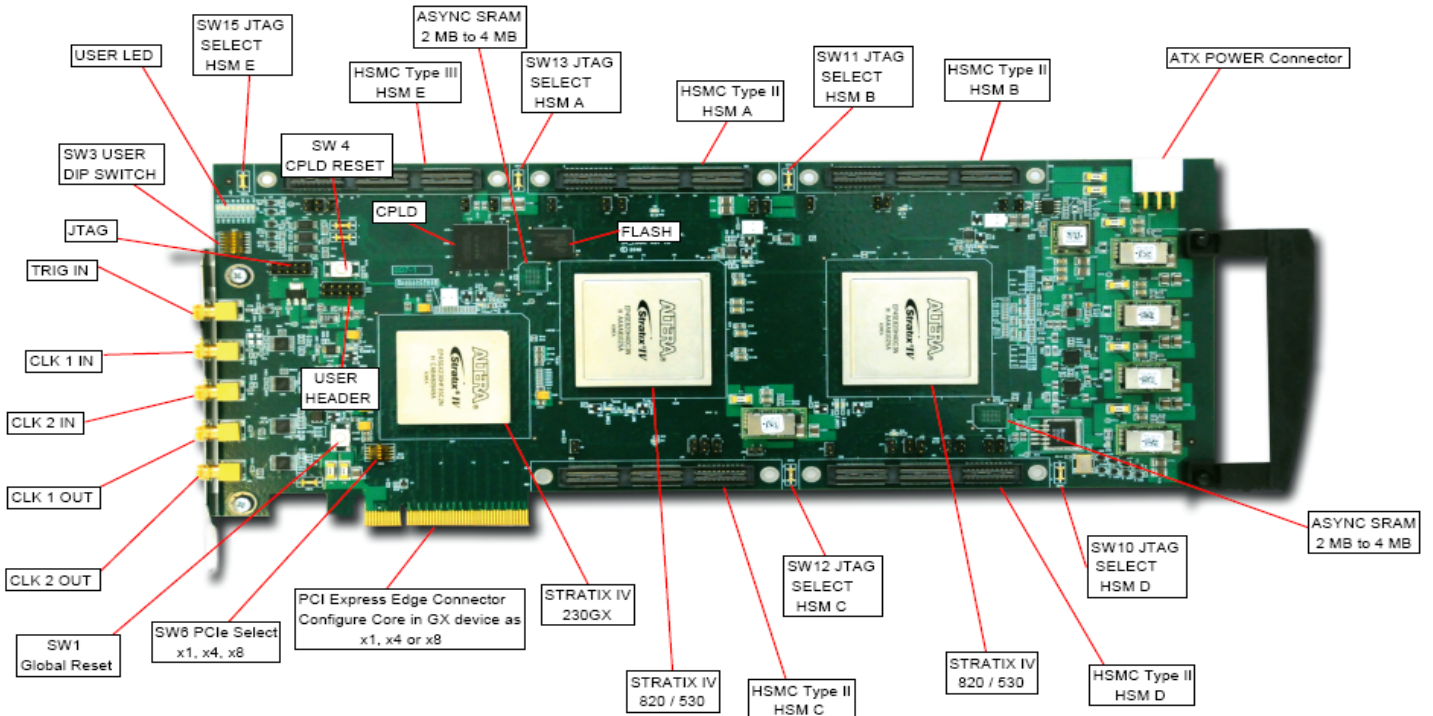


PCI Express(1.0/2.0) x8, 約7-12MASICゲート大規模対応。様々なアプリケーションに対応可能。

S4Logic V25/28S (シャーシなし)

xPRESS (シャーシ付)

高拡張性！Altera最大容量Stratix SE820(V28S)もしくはSE530(V25S)を2個、Stratix GX230を1個搭載
Alteraパートナーボード使用可能なコネクタHSMC標準(SATA,USB3.0,10Gビットイーサネット,SDI,V by One他対応)。
複数枚コネクタ接続使用、シャーシ使用(最大7枚)も可能。
DDR3 SODIMMソケットx2個標準搭載、最大2-4GBx2個。

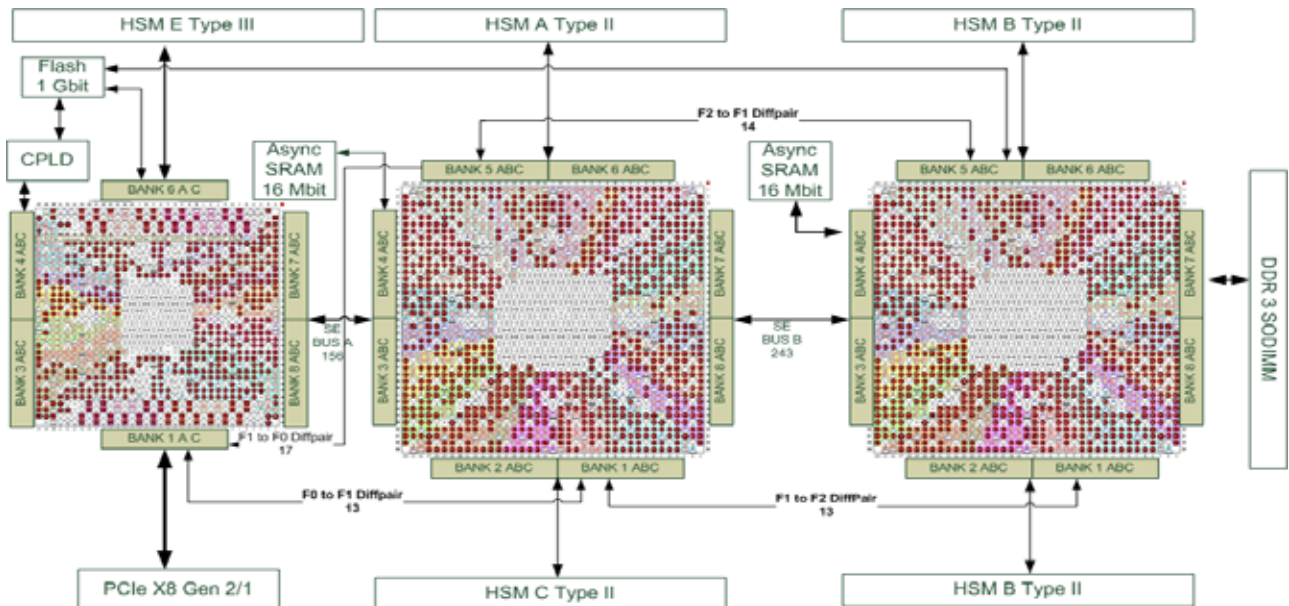


クロックの取り扱いが容易！



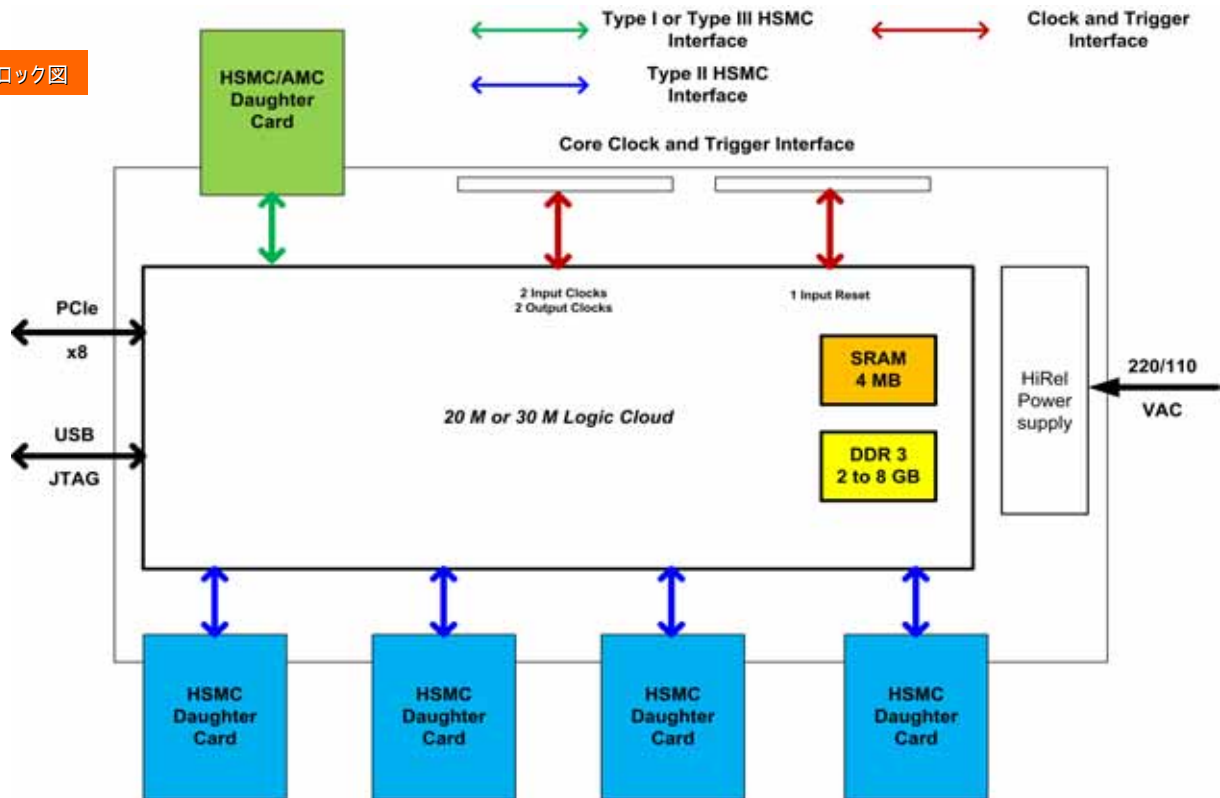
- クロック回路
- ・3 x 高速クロックオシレータ (Stratix IV GX and Stratix IV SEトランシーバ&ロジックサポート用)
 - ・100 MHz/155.52 MHz/156.25 MHz
 - ・2 x SMAコネクタ (外部クロック入力用)
 - ・2 x SMAコネクタ (外部クロック出力用、ボード上の全てのFPGAからドライブ可能)

ブロック図



xPRESS

ブロック図



xPRESS

S4Logic V25/28Sに次の仕様がプラスされます。

- ・基板保護用2Uシャーシ
- ・ATX電源
- ・FPGA冷却用ファン
- ・前面パネル(ドータボード前面アクセス、LED全面表示)

コミュニケーションポート

- ・PCIe x8エッジコネクタ (8レーン)
- ・PCI Expressコアはハードマクロとして Stratix IV GXデバイス内に搭載済(ライセンス価格不要)
- ・高速HSMCポート/コネクタ
- ・4 Type II HSMC: bank2及び3内にLVDSペア
- ・1 Type III HSMC: bank2及び3内にLVDSペア bank1で600 Mbps ~ 8.5 Gbps SERDES
- ・JTAGヘッダ
- ・リセット回路
- ・外部リセット用SMAコネクタ/トリガ入力 (FPGA用)
- ・CPLD用の独立した押しボタンリセットスイッチ
- ・PCIeリセット及びボード上の全てのデバイス用押しボタンスイッチ

機能

FPGA機能

- 1 x Stratix IV GX EP4SGX230F1152+
- (1) 2 x Stratix IV EP4SE820F1517 (S4 Logic V28S) もしくは
- (2) 2 x Stratix IV EP4SE530F1517 (S4 Logic V25S)
- 合計3個搭載
- オフチップメモリ
- ・DDR3 SDRAM SODIMM (1 SODIMMソケット, 2 GB-4 GB SODIMM)
- ・NAND FLASH Fast page 1 Gbit (FBx8G/A6x146, 密度増加可能)
- ・FPGA毎に16 Mビット非同期SRAM
- ・FPGAコンフィグレーション及びJTAGチェーン
- ・NAND Flashに接続されたMAX® II CPLD
- ・選択可能なJTAGインタフェース
- ・JTAGチェーンから外す場合は、個別FPGAもしくはHSMCをスキップ
- ・ユーザ及びボード特定インタフェース
- ・押しボタンリセットスイッチ x 2 (CPLD用及び全てのFPGA用)
- ・ユーザUser LED x 8
- ・コンフィグレーション選択DIPスイッチ
- ・ボード特定ステータスLED
- 電源 PCI Express経由/メイン電源: PCIeマザーボードもしくはATX電源コネクタ

同梱品

- ・簡易テストデザイン
- ・スタンド
- ・DDR3 DIMMチップセット2式
- 同梱CDコンテンツ内容
- ・Readmeファイル: インストラクション及びドキュメンテーション
- ・Pinoutファイル: ボード上のFPGAピンアウト
- ・S4 Logicユーザガイド
- ・S4 Logicユーザ用図面

ソフトウェア

- ・標準付属ソフトウェア
- ・ピンアサイン、コネクタテスト (ループバックテスト)
- 【オプション】IDEソフトウェア

業界初! (当社調査)
専用高機能ソフトウェア



複数枚ケーブルで接続し、さらに大規模対応可能。



7枚以上シャーシに組み込み可能